

★VLSI 設計技術研究会 (VLD)

専門委員長 澁谷利行 副委員長 松永裕介
幹事 峯岸孝行・富山宏之 幹事補佐 宮澤武廣・山本 亮

★集積回路研究会 (ICD)

専門委員長 山村 毅 副委員長 藤島 実
幹事 渡辺 理 幹事補佐 吉田 毅・高宮 真・土谷 亮・範 公可

★画像工学研究会 (IE)

専門委員長 藤井俊彰 副委員長 高村誠之・浜本隆之
幹事 市ヶ谷敦郎・三功浩嗣 幹事補佐 松尾翔平・宮田高道

日時 10月2日(木) 13:00~17:05
3日(金) 9:30~11:10

会場 東北大学片平キャンパス片平さくらホール(仙台市青葉区片平2-1-1, JR 仙台駅からバス10分. <http://www.tohoku.ac.jp/japanese/profile/campus/01/katahira/> 室山真徳)

議題 システムLSIの応用とその要素技術, 専用プロセッサ, プロセッサ, DSP, 画像処理技術, 及び一般
2日

VLD-1. 並列インデックス生成器のための線形変換回路合成手法 松永裕介(九大)

VLD-2. 可変パイプラインのローカルなパルス生成による低消費エネルギー化手法

○新井孝将・史 又華・戸川 望(早大)・宇佐美公良(芝浦工大)・柳澤政生(早大)

VLD-3. 低電力プログラマブル遅延素子と遅延同期回路を用いた製造後クロックスキュー測定手法

○室岡大二郎・張 宇・董 青・中武繁寿(北九州市大)

VLD-4. リングセグメント型GALSシステムの階層化

○近藤真史(川崎医療福祉大)・横川智教・佐藤洋一郎・有本和民(岡山県立大)

VLD-5. [招待講演] 命令セットシミュレータの開発と人工衛星シミュレータへの応用

○奥田勝己・小林理範(三菱電機)

ICD-6. SI・PI協調設計のための電源供給網の目標値設定手法 ○山口冬生・須藤俊夫(芝浦工大)

ICD-7. メモリセル電位を適応的に降圧して書き込み動作範囲を低電圧化した6-Tr CMOS SRAMの開発

○小林伸彰(長岡技科大)・伊藤隆祐・榎本忠儀(中大)

ICD-8. タイル・ライン両アクセス対応キャッシュメモリの提案

○王 宝康・深澤祐樹・近藤利夫・佐々木敬泰(三重大)

3日

IE-1. ビデオカメラ向け白飛びリアルタイム改善技術の開発 ○廣岡慎一郎・吉田大輔・野中雄一(日立)

IE-2. 超解像技術の主観評価—4Kテレビを用いた一対比較—

○相江政貴・合志清一・竹下寛久・森 千夏(工学院大)

IE-3. 非近傍点にサブサンプリング画像を用いる適応的拡大ダイヤモンド探索

○立野 篤・西村隆太郎・近藤利夫・佐々木敬泰・深澤祐樹(三重大)

IE-4. 高効率動き探索処理のためのSIMDデータパス構成法

○渡邊敬太・箕浦祐貴・深澤祐樹・近藤利夫・佐々木敬泰(三重大)

◆情報処理学会; システムとLSI設計技術研究会連催

☆VLD研究会今後の予定 [] 内発表申込締切日

11月26日(水)~28日(金) ビーコンプラザ(別府国際コンベンションセンター) [締切済] テーマ: デザイン
ガ 2014—VLSI設計の新しい大地—

【問合せ先】

峯岸孝行(三菱電機)

E-mail: minegishi.noriyuki@aj.mitsubishielectric.co.jp

TEL [0467] 41-2944

◎VLD研究会ホームページも御覧下さい.

<http://www.ieice.org/~vld/>

☆ICD研究会今後の予定 [] 内発表申込締切日

11月26日(水)~28日(金) ビーコンプラザ(別府国際コンベンションセンター) [締切済] テーマ: デザイン
ガ 2014—VLSI設計の新しい大地—

【問合せ先】

松岡俊匡（阪大）

TEL & FAX [06] 6879-7792

E-mail : matsuoka@eei.eng.osaka-u.ac.jp

☆IE 研究会今後の予定 [] 内発表申込締切日

11月6日（木），7日（金） 鹿児島大〔未定〕テーマ：高精細度画像処理・表示，一般

12月4日（木），5日（金） 阪大中之島センター〔未定〕テーマ：画像符号化，通信・ストリーム技術，一般

【発表申込先】 下記研究会発表申込システムからお申込み下さい。

<http://www.ieice.org/jpn/ken/kenmoushikomi.html>

【問合先】

市ヶ谷敦郎（NHK）

E-mail : ie-kanji2014@mail.ieice.org